



Fayoum University
Faculty of Computers & Information
Second Term 2019/2020

Course Name: Logic Design

Course Code:

Course Level: First grade

Course Dr. Name: Ahmed M. Sadek

Status: Pass Not Pass:

Choose one of the following topics for your research:

Topic 1: Practical uses of Two's complement

Topic 2: Comparison between different Digital logic families

Topic 3: Negative numbers representation methods in digital systems

Topic 4: Implementation of logic circuits using NAND gates only

Topic 5: A Comparison between different binary Adder implementations

Topic 6: Design of magnitude comparator using logic design procedure

Topic 7: Design of binary decoder using logic design procedure

Topic 8: Design of priority encoder using logic design procedure

Topic 9: Design of binary multiplexer using logic design procedure

- يختار الطالب احد الموضوعات عاليه لاجراء مقالة بحثية
- يكتب البحث الكترونياً ويرسل كملف واحد بصيغة PDF على البريد الالكتروني لاستاذ المقرر عاليه على ان يسمى الملف وكذلك موضوع البريد الالكتروني باسم الطالب ثلاثي والمقرر.
- سيتم رفض البحوث المتشابهة جزئيا او كليا ويعتبر الطلاب المتقدمون بها راسبين في هذه المادة
- الموضوعات المطروحة هي لما تم تدريسه سواء عن بعد او قبل تعليق الدراسة.